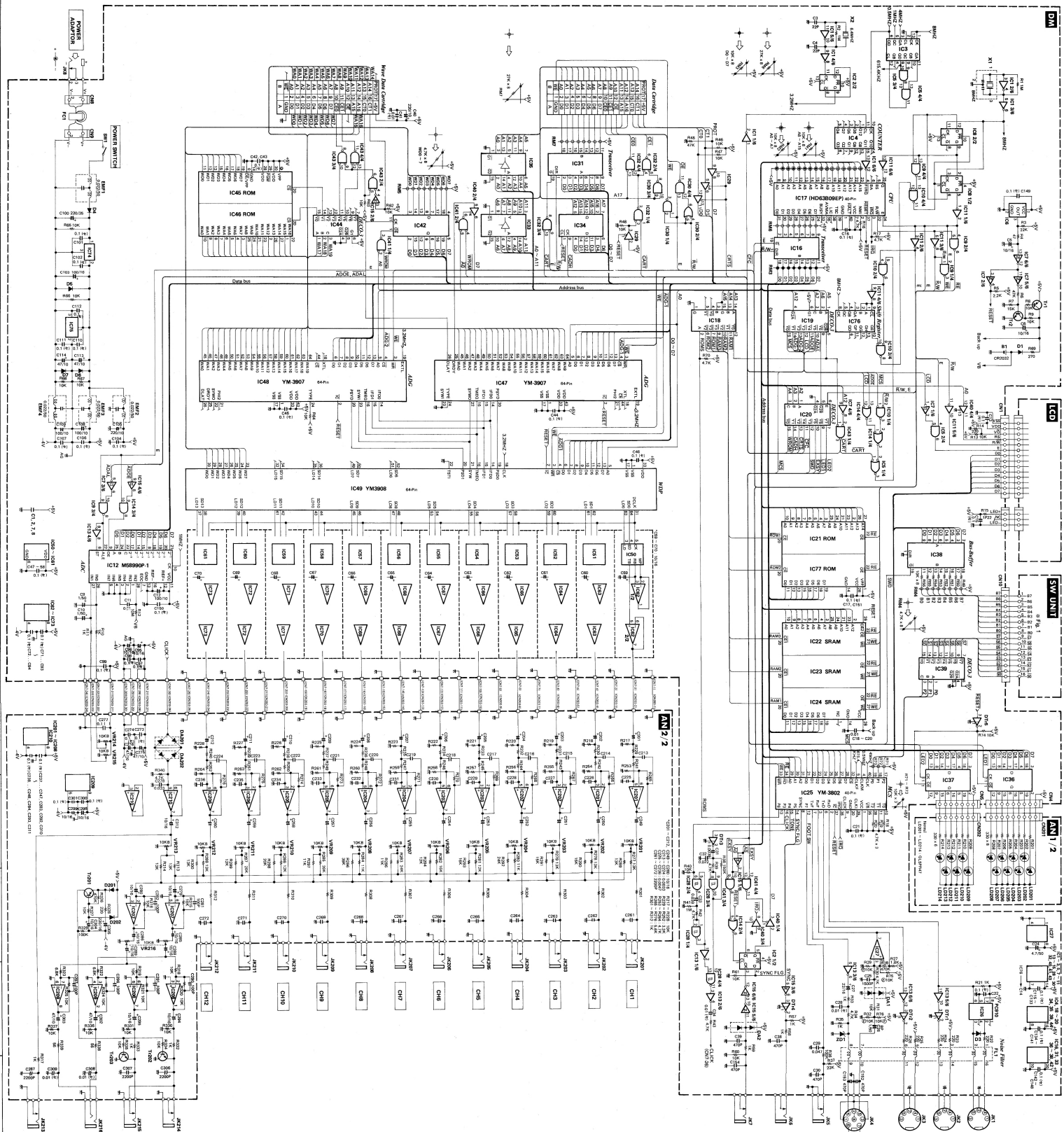


■RX5 OVERALL CIRCUIT DIAGRAM (総回路図)



● Fig. 1 SW UNIT

[illegible]

DM Circuit Board	AM Circuit Board
(Notes)	(Notes)
IC 1:	IC20 = 20k, 21k; MS218; (UG588201) OP AMP.
2, 8:	NIM4655A; (1007410) OP AMP.
	20k

[illegible][illegible]

NAME	DATE	TIME	LOCATION	STATUS	REMARKS
0001	0001	0001	0001	0001	0001
0002	0002	0002	0002	0002	0002
0003	0003	0003	0003	0003	0003
0004	0004	0004	0004	0004	0004
0005	0005	0005	0005	0005	0005
0006	0006	0006	0006	0006	0006
0007	0007	0007	0007	0007	0007
0008	0008	0008	0008	0008	0008
0009	0009	0009	0009	0009	0009
0010	0010	0010	0010	0010	0010
0011	0011	0011	0011	0011	0011
0012	0012	0012	0012	0012	0012
0013	0013	0013	0013	0013	0013
0014	0014	0014	0014	0014	0014
0015	0015	0015	0015	0015	0015
0016	0016	0016	0016	0016	0016
0017	0017	0017	0017	0017	0017
0018	0018	0018	0018	0018	0018
0019	0019	0019	0019	0019	0019
0020	0020	0020	0020	0020	0020
0021	0021	0021	0021	0021	0021
0022	0022	0022	0022	0022	0022
0023	0023	0023	0023	0023	0023
0024	0024	0024	0024	0024	0024
0025	0025	0025	0025	0025	0025
0026	0026	0026	0026	0026	0026
0027	0027	0027	0027	0027	0027
0028	0028	0028	0028	0028	0028
0029	0029	0029	0029	0029	0029
0030	0030	0030	0030	0030	0030
0031	0031	0031	0031	0031	0031
0032	0032	0032	0032	0032	0032
0033	0033	0033	0033	0033	0033
0034	0034	0034	0034	0034	0034
0035	0035	0035	0035	0035	0035
0036	0036	0036	0036	0036	0036
0037	0037	0037	0037	0037	0037
0038	0038	0038	0038	0038	0038
0039	0039	0039	0039	0039	0039
0040	0040	0040	0040	0040	0040
0041	0041	0041	0041	0041	0041
0042	0042	0042	0042	0042	0042
0043	0043	0043	0043	0043	0043
0044	0044	0044	0044	0044	0044
0045	0045	0045	0045	0045	0045
0046	0046	0046	0046	0046	0046
0047	0047	0047	0047	0047	0047
0048	0048	0048	0048	0048	0048
0049	0049	0049	0049	0049	0049
0050	0050	0050	0050	0050	0050
0051	0051	0051	0051	0051	0051
0052	0052	0052	0052	0052	0052
0053	0053	0053	0053	0053	0053
0054	0054	0054	0054	0054	0054
0055	0055	0055	0055	0055	0055
0056	0056	0056	0056	0056	0056
0057	0057	0057	0057	0057	0057
0058	0058	0058	0058	0058	0058
0059	0059	0059	0059	0059	0059
0060	0060	0060	0060	0060	0060
0061					

[illegible]